

Fabio Echegaray Iturra

Ing. Mag. Ing. Civil en Electricidad

Los Cóndores 2040, depto., J201,
Peñalolén, Santiago, Chile

T +56 9 9619 30 95

fabio.echegaray@gmail.com

Perfil

Fabio es un profesional con formación de Ingeniero Civil en Electricidad y Magíster en Ciencias de la Ingeniería, con 8 años de un sólido y comprobado desempeño en empresas de Diseño e Ingeniería.

Fabio destaca por su experiencia en varios escenarios de diversas áreas, incluyendo desarrollo e innovación, proyectos de Ingeniería Eléctrica en subestaciones de alta tensión, estudios de coordinación de protecciones, proyectos de Instrumentación, soporte, satisfacción del cliente, y como académico. Entre sus logros se encuentran la estructuración del departamento de Soporte & Desarrollo en MiPlanta junto con la reingeniería del sistema de información base del servicio que ofrece la empresa; el diseño y ejecución de varios proyectos de Ingeniería Eléctrica, incluso en forma internacional -con el uso consecuente de diferentes normas, siendo las más relevantes NEC e IEC-.

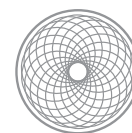
Fabio posee un excelente nivel de idioma Inglés, resaltan sus excelentes relaciones interpersonales, gran disposición al aprendizaje continuo, liderazgo claro y efectivo, la búsqueda constante a mejorar su entorno, capacidad de fundamentar técnicamente sus propuestas y sobre todo gran pragmatismo para resolver problemas y lograr resultados.

Experiencia Laboral

Ingeniero, Sercoprotec LTDA.; Santiago; Febrero 2014 a la fecha

Trabajando en proyectos de control y protecciones de subestaciones eléctricas para clientes de diversas industrias, incluyendo generación, transmisión, distribución y minería. Entre los proyectos destacados se menciona:

- Jul 2014 - Jul 2015: Configuración y pruebas a relés marca ABB modelos REF630 & RET630 asociados a alimentadores, motores, generadores y filtros de armónicos de switchgears de 33kV y 7,2kV 1741-SG-001, 1741-SG-002, para proyecto Organic Growth Project 1, mandante ABB para cliente Minera Escondida.
- Sep 2014: Configuración y pruebas a relés marca ABB modelos REF542plus asociados a alimentadores, cliente Gesvial Costanera Norte.
- Feb 2014 -Abr 2014: Revisión del estudio de protecciones y colaboración en terreno a las actividades de Puesta en Marcha del proyecto Minera Ministro Hales, apoyo realizado para la integración de la mina desde 23kV hasta 0,6 kV, cliente Reich Ingeniería para Codelco.

**Independiente; Santiago; Agosto 2013 - Enero 2014**

Realizó varios trabajos para el cliente Codelco Chuquicamata con Siemens como mandante. Entre ellos se destacan:

- Parametrización y configuración comunicación puntos DNP relés 7SJ63 & 7UT63.
- Alambrado y parametrización medidores Siemens ION 9160.
- Implementación de diferencial de transformador 87T en relé 7UT63.
- Sincronización relés diferenciales de línea 7DS61.

Ingeniero, Ingesat S.A.; Santiago; Septiembre 2012 - Agosto 2013

Trabajó en el área de Control y Protecciones. Trabajó en subestaciones para varios clientes, incluyendo Chilquinta y AES Gener, participando en varios proyectos, como cambio de transformadores de potencia, prueba de protecciones, cambio de interruptores de alta tensión, por mencionar algunos. Desarrolló estudios de protecciones -parametrización, coordinación de protecciones-. Participó en el diseño de Diagramas Unilineales, Elementales de C.C. y C.A., Diagramas de Alambrado, Diagramas Funcionales, manejo de proyectos y puestas en marcha.

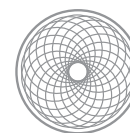
Jefe de Proyectos, Crystal Lagoons; Santiago; Mayo 2011 - Marzo 2012

Donde se desempeñó en tareas de desarrollo y gestión de proyectos eléctricos de Lagunas que diseña la compañía, además de participar en la solución de los problemas técnicos que involucra el uso de la tecnología propietaria de la firma.

Jefe de Soporte y Desarrollo, MiPlanta; Santiago; Enero 2009 - Abril 2011

Donde realizó tareas como gestionar la atención de soporte, proponer y ejecutar soluciones a problemas de instalaciones y de plataforma software del sistema, definir y ejecutar los desarrollos internos y dar seguimiento a subcontratos. Entre los logros se incluye dar estructura al Departamento de Desarrollo y el diseño e implementación de la plataforma de monitoreo de producción que se utiliza actualmente.

Anterior a 2009: Ingeniero de Proyectos, Átomo Diseño, Santiago - 2008; Práctica, ARA-Worley Parsons; Santiago - 2007



Experiencia Académica

Profesor, Universidad de Santiago de Chile; Santiago - 2010

Profesor del curso Cálculo 10001 para Ing. Civil de la Universidad de Santiago de Chile.

Profesor, Universidad de Las Américas; Santiago - 2008

Profesor del programa de PSU vacaciones de invierno de la Universidad de las Américas.

Profesor, Universidad de Santiago de Chile; Santiago - 2008

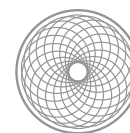
Profesor del curso Cálculo para Ing. Civil de la Universidad de Santiago de Chile, impartido en el verano de 2008.

Expositor, Universidad de Chile; Santiago - 2007

En XXI Congreso Chileno de Educación en Ingeniería, Tema “Recursos Multimediales en la Formación del Ingeniero Civil: Una Experiencia con la Asignatura de Cálculo de Primer Año”. Link a paper <http://www.ici.ubiobio.cl/ccei2007/papers/136.pdf>

Aptitudes y Tecnologías que Domina

- Diseño e integración de sistemas eléctricos de potencia, electrónicos, de control, e informáticos; manejo de Proyectos Eléctricos, de Control & Instrumentación e Informáticos
- Control Inteligente (Lógica Difusa, Redes Neuronales, Visión Artificial).
- Sistemas de Protección de líneas de alta tensión y subestaciones eléctricas (Siemens SIPROTEC, ABB series REM y REF, SEL, Micom), Instrumento Omicron CMC 356, CMC 256.
- Software Matlab, DIGSI, Digsilent, ETAP.
- Sistemas de control análogos y discretos
- Redes de oficina e industriales. Protocolos ASi, Profibus, ControlNET, DeviceNET, Modbus RTU, Modbus TCP, Fieldbus Foundation, DNP3, IEC 61850.
- Microcontroladores 8051, SAB80C355, PIC16F84, PIC16F877, MSP430
- PLC Siemens Simatic S7-200, Texas Instruments TI-405, Siemens Direct-Logic 406, Telemecanique TWIDO, AB MicroLogix. Partidores de Motor AB PowerFlex, Siemens, Danfoss. RTU Kingfisher, Foxboro.
- Manejo de sistema SCADA I-FIX, Wonderware InTouch, Rockwell RSView, .
- Servidores WEB, servidores de Bases de Datos
- Lenguajes de programación: Assembly, C, C++, C#, Java, Python, Visual BASIC, Pascal, BASIC, Pspice, MATLAB-Simulink, Lab View, LaTeX; Bases de Datos SQL Server 2000, Firebird, MySQL, Access. Plataformas Unix, Linux, Windows, iOS, Android.



Formación

Magíster en Ciencias de la Ingeniería, Mención Ingeniería Eléctrica - Universidad de Santiago de Chile, Santiago, 2008.

Ingeniería Civil Eléctrica, Mención Control de Procesos Industriales - Universidad de Santiago de Chile, Santiago, 2008.

Universidad de Santiago de Chile, Santiago - Licenciatura en Ciencias de la Ingeniería, 2005.

Educación Media - Granville's College, Santiago.

Educación Básica - Colegio Casablanca, Santiago.

Idiomas

Español nativo.

Inglés hablado y escrito, TOEFL 101 pts, IELTS 7.0 avg.

Premios y Becas

Excelencia Académica, Magíster en Ciencias de la Ingeniería - Universidad de Santiago de Chile, 2008.

Beca de arancel para estudios de Magíster - Universidad de Santiago de Chile, 2006.

Beca de arancel por ingreso a la carrera de Ingeniería Civil Eléctrica en primer lugar - Universidad de Santiago de Chile, 2001.

Mejor alumno básica y educación media - Granville's College, 1996, 1997, 1999, 2000.

Mejor alumno básica - Colegio Casablanca, 1988 - 1995.

Referencias

Rodrigo Ortiz, Gerente en Crystal Lagoons, rortiz@crystal-lagoons.com

Jaime Ruhe, Gerente de Operaciones en Ceskat Systems S.A., jaime.ruhe@ceskat.cl

Gladys Bobadilla, Coordinadora de Cálculo para Ingeniería Civil de la Universidad de Santiago, gladys.bobadilla@usach.cl

Datos Personales

Nombre: Fabio Rodrigo Echegaray Iturra.

Lugar de Nacimiento: Santiago, Región Metropolitana.

Fecha de nacimiento: 21 / Octubre / 1982

Rut: 15.313.174 - 0

Edad: 32 años.

Estado Civil: Soltero.

Nacionalidad: Chilena.

Teléfonos: +56 9 9619 3095

Dirección: Los Cóndores 2040, depto., J201, Peñalolén.

Correo Electrónico: fabio.echegaray@gmail.com